

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problems Mailbox.**

09/9/2001

EXPRESS MAIL NO. EL755723872US

MODULARIO
LCA - 101



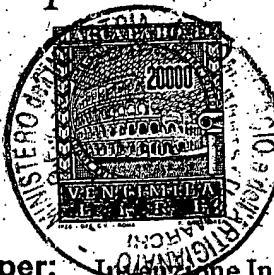
Mod. C.E. - 1-4-7

Ministero delle Attività Produttive

Direzione Generale per lo Sviluppo Produttivo e la Competitività

Ufficio Italiano Brevetti e Marchi

Ufficio G2



Autenticazione di copia di documenti relativi alla domanda di brevetto per: Invenzione Industria

N. TO2000 A 000739

Si dichiara che l'unità copia è conforme ai documenti originali depositati con la domanda di brevetto sopraspecificata, i cui dati risultano dall'accleso processo verbale di deposito.

30 LUG. 2001

Roma, II

IL DIRIGENTE
Dr.ssa Ivana Pugliese

Ivana Pugliese

marca
da
bollo

AL MINISTERO DELL'INDUSTRIA DEL COMMERCIO E DELL'ARTIGIANATO

UFFICIO ITALIANO BREVETTI E MARCHI - ROMA

DOMANDA DI BREVETTO PER INVENZIONE INDUSTRIALE, DEPOSITO RISERVE, ANTICIPATA ACCESSIBILITÀ AL PUBBLICO

A. RICHIEDENTE (I)

STMICROELECTRONICS S.R.L.

N. 1

SP

1) Denominazione

AGRATE BRIANZA (MI)

codice 00951900968

1

Residenza

STMICROELECTRONICS PTE LTD

2) Denominazione

SINGAPORE 319521 - SG -

codice

2

Residenza

B. RAPPRESENTANTE DEL RICHIEDENTE PRESSO L'U.I.B.M.

BERGADANO MIRKO e altri

cod. fiscale

3

cognome e nome

STUDIO TORTA S.r.l.

4

denominazione studio di appartenenza

Viotti

n. 0009 città TORINO

5

via

cap 10124 (prov) TO

C. DOMICILIO ELETTIVO destinatario

via _____ n. _____ città _____ cap _____ (prov) _____

D. TITOLO

classe proposta (sez/cld)

gruppo/sottogruppo

PROCESSO DI PULITURA DELLA SUPERFICIE DI UN CONTENITORE DI UN
CIRCUITO INTEGRATO PER LA PREPARAZIONE DELLA STESSA PER UN SUCCESSIVO
PROCESSO DI MARCHIATURA AD INCHIESTRO E PROCESSO DI FABBRICAZIONE DI
UN CIRCUITO INTEGRATO UTILIZZANTE DETTO PROCESSO DI PULITURA

SE ISTANZA: DATA / / / / N° PROTOCOLLO / / / /

ANTICIPATA ACCESSIBILITÀ AL PUBBLICO: SI NO

E. INVENTORI DESIGNATI cognome nome

1) CIGADA Andrea

3) KRITHIVASAN Sivakuma



2) SHECHTER Pierre Yves

4) _____

F. PRIORITÀ

nazione o organizzazione

tipo di priorità

numero di domanda

data di deposito

allegato

S/R

1) _____ 2) _____ 3) _____ 4) _____

SCIOLGIMENTO RESERVE	
Data	
<input type="checkbox"/>	<input type="checkbox"/>
confronta singole priorità	
<input type="checkbox"/>	<input type="checkbox"/>
<input type="checkbox"/>	<input type="checkbox"/>
<input type="checkbox"/>	<input type="checkbox"/>

G. CENTRO ABILITATO DI RACCOLTA COLTURE DI MICROORGANISMI, denominazione

H. ANNOTAZIONI SPECIALI

DOCUMENTAZIONE ALLEGATA

N. es.

- Doc. 1) PROV n. pag. 115 riepilogo con disegno principale, descrizione e rivendicazioni (obbligatorio 1 esemplare) _____
 Doc. 2) PROV n. tav. 000 disegno (obbligatorio se citato in descrizione, 1 esemplare) _____
 Doc. 3) TAB lettera d'incarico, procura o riferimento procura generale _____
 Doc. 4) RIS designazione inventore _____
 Doc. 5) RIS documenti di priorità con traduzione in italiano _____
 Doc. 6) RIS autorizzazione o atto di cessione _____
 Doc. 7) nominativo completo del richiedente _____

SCIOLGIMENTO RESERVE

Data

N° Protocollo

<input type="checkbox"/>	<input type="checkbox"/>
confronta singole priorità	
<input type="checkbox"/>	<input type="checkbox"/>
<input type="checkbox"/>	<input type="checkbox"/>
<input type="checkbox"/>	<input type="checkbox"/>

8) attestati di versamento, totale lire Trecientosessantacinquemila =

obbligatorio

COMPILATO IL 26/07/2000

FIRMA DEL (I) RICHIEDENTE (I)

BERGADANO MIRKO

CONTINUA SULLO S.I.

DEL PRESENTE ATTO SI RICHIEDE COPIA AUTENTICA SULLO S.I.

UFFICIO PROVINCIALE IND. COMM. ART. DI

TORINO

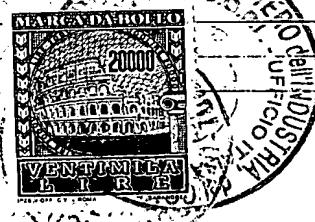
codice 01

VERBALE DI DEPOSITO NUMERO DI DOMANDA

TO 2000 A 000739

del mese di Luglio

L'anno mille duecentomila



P. STUDIO TORTA s.r.l.
Roberto FACCIONI

L'UFFICIALE ROGANTE

Roberto Faccioni

Ns. R.F. 2/3571
Caso 99-AG-373

PROSPETTO A

RIASSUNTO INVENZIONE CON DISEGNO PRINCIPALE

NUMERO DOMANDA

REG. A

DATA DI DEPOSITO 26/07/2000

NUMERO BREVETTO

TO 2000A 000739

DATA DI RILASCIO 11/11/11

A. RICHIEDENTE (1)

Denominazione

1) STMICROELECTRONICS S.R.L. 2) STMICROELECTRONICS PTE LTD. 3) STMICROELECTRONICS SDN. BHD.

Residenza

AGRATE BRIANZA (MI)

SINGAPORE 319521 -SG-

84007 MUAR, JOHORE -MY-

B. TITOLO

PROCESSO DI PULITURA DELLA SUPERFICIE DI UN CONTENITORE DI UN CIRCUITO INTEGRATO PER LA PREPARAZIONE DELLA STESSA PER UN SUCCESSIVO PROCESSO DI MARCHIATURA AD INCHIESTRO E PROCESSO DI FABBRICAZIONE DI UN CIRCUITO INTEGRATO UTILIZZANTE DETTO PROCESSO DI PULITURA.

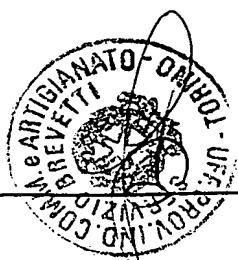
Classe proposta (sez/cl/scl) 1111

(gruppo/sottogruppo) 111/111

C. RIASSUNTO

Viene descritto un processo di pulitura della superficie di un contenitore di un circuito integrato comprendente le fasi di: introdurre il circuito integrato all'interno di una camera al plasma; e esporre il circuito integrato ad un plasma fisico ottenuto a partire da un gas costituito da Argon puro o di qualsiasi altro gas nobile che, allo stato di plasma, presenti il comportamento di un alogeno, ad esempio l'Elio. Il plasma di Argon è ottenuto utilizzando i seguenti parametri di energizzazione: tempo di energizzazione: 12-15 secondi, potenza di energizzazione: 140-160 watt; pressione della camera al plasma: 190-210 millitorr; e frequenza di energizzazione compresa fra 1 kHz e 100 GHz.

D. DISEGNO



TO 2000A 000739

D E S C R I Z I O N E

del brevetto per invenzione industriale di

1) STMICROELECTRONICS S.R.L.

di nazionalità italiana,

5 con sede a 20041 AGRATE BRIANZA (MILANO),

VIA C. OLIVETTI, 2

2) STMICROELECTRONICS PTE LTD

di nazionalità singaporiana,

con sede a SINGAPORE 319521 (SINGAPORE),

10 629, LORONG 4/6 TOA PAYOH

3) STMICROELECTRONICS SDN. BHD.

di nazionalità malese,

con sede a 84007 MUAR, JOHORE (MALESIA),

TANJONG AGAS INDUSTRIAL AREA, P.O. BOX 28

15 Inventori: CIGADA Andrea, SHECHTER Pierre Yves,

KRITHIVASAN Sivakuma

*** * *** *

La presente invenzione è relativa ad un processo di pulitura della superficie di un contenitore di un circuito integrato per la preparazione della stessa per un successivo processo di marchiatura ad inchiostro e ad un processo di fabbricazione di un circuito integrato utilizzante detto processo di pulitura.

Come è noto, la qualità e la persistenza dei marchi 25 e dei dati impressi sulle superfici dei contenitori

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)

("packages") dei circuiti integrati sono da sempre considerate un aspetto estremamente importante nell'industria dei dispositivi a semiconduttore, per ovvi motivi di identificazione, da parte del cliente finale, del tipo di dispositivo, delle sue caratteristiche e dell'identità del produttore.

Una delle tecniche più largamente utilizzate nei processi di marchiatura delle superfici dei contenitori dei circuiti integrati è costituita dalla cosiddetta 10 marchiatura ad inchiostro, la quale è essenzialmente una stampa offset a rotocalco ed avviene per trasferimento di inchiostro dalla cosiddetta forma di stampa, realizzata su una apposita piastra e inchiostrata mediante un rullo di inchiostrazione, alla superficie 15 del contenitore del circuito integrato, mediante un tampone di gomma.

Al fine di rendere la qualità e la persistenza dei dati impressi sui contenitori dei circuiti integrati le migliori possibili, il processo di marchiatura è da 20 sempre preceduto da un processo di pulizia delle superfici dei contenitori dei circuiti integrati avente lo scopo di rimuovere impurità o residui derivanti da lavorazioni precedenti che potrebbero rendere sbiadito, incompleto o addirittura illeggibile quanto impresso sui 25 contenitori dei circuiti integrati, oppure causarne un

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)

veloce degrado della persistenza nel tempo.

In particolare, fra le numerose tecniche di pulitura delle superfici dei contenitori dei circuiti integrati utilizzate nei processi di pulitura, le 5 principali sono essenzialmente basate o sull'utilizzo di una fiamma all'idrogeno per bruciare le impurità o i residui, o sull'utilizzo di solventi oppure sull'utilizzo dell'ozono prodotto a partire dall'ossigeno in un ambiente elettricamente carico.

Per motivi di rispetto dell'ambiente e per motivi tecnologici e di flessibilità di impiego, in passato molti produttori di circuiti integrati hanno bandito la tecnica di marchiatura ad inchiostro e le tecniche di pulitura sopra descritte dai processi di fabbricazione 15 dei circuiti integrati.

In particolare, la marchiatura ad inchiostro è stata in passato bandita perché da un lato richiede l'uso di solventi che, come è noto, sono dannosi per l'ambiente, e dall'altro perché richiede la costruzione 20 di forme di stampa differenti per marchiature con dati differenti, mentre le tecniche di pulitura sopra descritte sono state in passato bandite sia per evitare l'uso dell'idrogeno, dell'ozono, e dei solventi che, come è noto, sono dannosi per l'ambiente, sia perché la 25 tecnica di pulitura con fiamma ad idrogeno, oltre ad

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)

essere un processo intrinsecamente pericoloso, può danneggiare, in particolare fondere, i rivestimenti di stagno del circuito integrato, ed ossidare la superficie della "lead frame".

Per superare gli inconvenienti insiti nella tecnica di marchiatura ad inchiostro sopra descritta, è stata studiata ed introdotta nei processi di fabbricazione dei circuiti integrati una tecnica di marchiatura ad inchiostro cosiddetta laser, la quale prevede essenzialmente di applicare sulla superficie del contenitore del circuito integrato una sottile pellicola ricoperta da uno strato di inchiostro secco, e di riscaldare la pellicola nelle zone da marchiare mediante un laser, determinando così il trasferimento dell'inchiostro sulla superficie del contenitore del circuito integrato. Tale tecnica permette di realizzare il trasferimento di inchiostro sul contenitore del circuito integrato senza l'utilizzo di solventi, superando così di fatto molti degli inconvenienti insiti nella tecnica di marchiatura ad inchiostro tradizionale.

Per superare invece gli inconvenienti insiti nelle tecniche di pulitura delle superfici dei contenitori dei circuiti integrati sopra descritte, nei brevetti statunitensi US 5,451,263 e US 5,882,423, vengono invece

BERGADANO MIRKO
(Iscritto all'Albo n. 843/B)



proposte due differenti tecniche di pulitura che prevedono l'utilizzo di un plasma.

In particolare, nel brevetto statunitense US 5,451,263 viene descritta una tecnica di pulitura al plasma a due fasi in cui nella prima fase il circuito integrato viene esposto ad una atmosfera di plasma di ossigeno ed argon, sostanzialmente in parti uguali, in modo da rimuovere contaminanti di carbone e ionici, mentre nella seconda fase il circuito integrato viene esposto ad una atmosfera di plasma di idrogeno ed ammoniaca, sostanzialmente in parti uguali, in modo da rimuovere ossidi e fosfati.

Nel brevetto statunitense US 5,882,423 viene invece proposta una tecnica di pulitura al plasma a due fasi in cui nella prima fase il circuito integrato viene esposto ad una atmosfera di plasma fluorurato, mentre nella seconda fase il circuito integrato viene esposto ad una atmosfera di plasma di ossigeno ed argon, sostanzialmente in parti uguali.

Entrambe le tecniche di pulitura al plasma sopra descritte presentano però alcuni inconvenienti, il principale dei quali è essenzialmente costituito dalla durata complessiva piuttosto lunga dei processi di pulitura implementanti tali tecniche.

In particolare, la durata dei processi

BERGADANO MIRKO
[Iscritto all'Albo n. 843B]

implementanti le tecniche di pulitura al plasma sopra descritte è influenzata essenzialmente dai seguenti tre fattori:

- in primo luogo, tali tecniche prevedono che la
5 rimozione delle impurità dalle superfici dei contenitori
dei circuiti integrati venga effettuata utilizzando un
cosiddetto plasma chimico, ossia un plasma che effettua
una lenta rimozione delle impurità mediante reazione
chimica con le impurità stesse, e la lentezza delle
10 reazioni chimiche che intervengono nel processo di
pulitura contribuisce sensibilmente a rendere elevata la
durata complessiva del processo stesso;

- in secondo luogo, indipendentemente dall'azione
lenta del plasma chimico, tali tecniche di pulitura
15 richiedono la realizzazione delle fasi di energizzazione
di una prima atmosfera di plasma per l'esecuzione della
prima fase di pulitura, di deenergizzazione della prima
atmosfera di plasma, di rimozione del plasma utilizzato
nella prima fase, di energizzazione di una seconda
20 atmosfera di plasma per l'esecuzione della seconda fase
di pulitura, di deenergizzazione della seconda atmosfera
di plasma, e quindi di rimozione del plasma utilizzato
nella seconda fase, per cui la durata di ciascuna delle
sudette fasi contribuisce sensibilmente a rendere
25 elevata la durata complessiva del processo di pulitura;

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)

ed

- in terzo luogo, la pulitura delle superfici dei circuiti integrati effettuata mediante un plasma chimico può essere realizzata soltanto tramite un processo 5 cosiddetto a lotti, generalmente anche piuttosto grandi (tipicamente circa 1200 circuiti integrati suddivisi in 20 frame da 60 dispositivi ciascuno), ed il tempo necessario per l'inserimento e l'estrazione dei lotti dalla camera al plasma contribuisce sensibilmente a 10 rendere elevata la durata del processo di pulitura, che, nell'esempio sopra citato, è di circa 30 minuti.

Oltre a ciò, poi, l'utilizzo di un plasma chimico richiede anche la predisposizione di una camera sufficientemente grande da contenere i vari lotti, con 15 relativi costi ed occupazione di spazio.

Infine, le tecniche di pulitura sopra descritte, sebbene meno dannose per l'ambiente rispetto alla tecnica di pulitura a fiamma, non risultano però totalmente rispettose dell'ambiente in quanto utilizzano 20 comunque gas quali argon, ossigeno, ammoniaca e idrogeno.

Scopo della presente invenzione è quello di realizzare un processo di pulitura della superficie di un contenitore di un circuito integrato che consenta di 25 superare almeno in parti gli inconvenienti sopra

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)

descritti.

Secondo la presente invenzione viene fornito un processo di pulitura della superficie di un contenitore di un circuito integrato, come definito nella 5 rivendicazione 1.

Secondo la presente invenzione viene inoltre fornito un processo di fabbricazione di un circuito integrato, come definito nella rivendicazione 9.

Per una migliore comprensione della presente 10 invenzione viene ora descritta, a puro titolo di esempio non limitativo, una forma di realizzazione preferita.

In particolare, secondo la presente invenzione, la pulitura della superficie del contenitore del circuito integrato viene effettuata realizzando un processo di 15 pulitura cosiddetto a fase singola, nella quale il contenitore del circuito integrato viene esposto ad un plasma cosiddetto fisico, ossia un plasma che, grazie all'agitazione dei suoi ioni, è in grado di rimuovere un sottilissimo strato superficiale, costituito da alcuni 20 strati di atomi, del contenitore del circuito integrato.

In dettaglio, il processo di pulitura secondo la presente invenzione prevede di introdurre il circuito integrato all'interno di una camera al plasma, di introdurre quindi all'interno della camera al plasma 25 Argon allo stato puro, e di energizzare quindi, in modo

BERGADANO MIRKO
[Iscritto all'Albo n. 843B]



noto e quindi non descritto in dettaglio, il plasma di Argon utilizzando i seguenti parametri di energizzazione:

- tempo di energizzazione: 12-15 secondi;
- 5 - potenza di energizzazione: 140-160 watt; e
- pressione della camera al plasma: 190-210 millitor.

Inoltre, la ionizzazione dell'Argon è ottenuta o mediante l'applicazione di una elevata tensione continua oppure mediante l'applicazione di una tensione a radio 10 frequenza con frequenza compresa fra 1 kHz e 100 GHz.

Secondo una variante al processo di pulitura sopra descritto, l'Argon potrebbe essere sostituito con qualsiasi altro gas nobile che allo stato di plasma si comporta come un alogeno, in particolare l'Elio.

15 Test comparativi effettuati dalla richiedente fra il processo di pulitura secondo la presente invenzione e i processi di pulitura utilizzanti le tecniche di pulitura a fiamma di idrogeno, con l'uso di solventi e con l'uso di ozono inizialmente descritte, hanno evidenziato la maggiore efficienza ed il maggior 20 rispetto dell'ambiente del processo di pulitura secondo la presente invenzione rispetto a quelli utilizzanti le tecniche di pulitura secondo l'arte nota.

In particolare, la superficie del contenitore del 25 circuito integrato che si ottiene grazie

all'asportazione di un sottilissimo strato superficiale del contenitore del circuito integrato costituito da alcuni atomi è più ruvida di quella iniziale e questo è un effetto decisamente positivo per la marchiatura in 5 quanto la ruvidità della superficie permette di ottenere una qualità ed una persistenza della marchiatura decisamente superiori rispetto a quelle ottenibili utilizzando le tecniche di pulitura secondo l'arte nota.

Inoltre, una migliore qualità ed una migliore 10 persistenza della marchiatura possono essere ottenute sia utilizzando la tecnica di marchiatura ad inchiostro tradizionale inizialmente descritta, sia utilizzando qualsiasi altra tecnica di marchiatura, in particolare la tecnica di marchiatura ad inchiostro laser 15 precedentemente descritta, con la quale si ottengono ottimi risultati.

Inoltre, la pulitura delle superfici dei circuiti integrati effettuata mediante un plasma fisico può essere realizzata tramite un processo cosiddetto in 20 linea che permette una pulitura cosiddetta "frame by frame", eliminando del tutto gli inconvenienti sopra descritti legati all'utilizzo di un processo a lotti. Infatti, con la presente soluzione è possibile pulire un 25 "frame" alla volta, per cui il processo secondo l'invenzione necessita di una camera a plasma

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)

decisamente più piccola di quella necessaria in un processo a lotti e la durata dell'intero processo di pulitura, inserimento ed estrazione dei frame compresi, è da 30 a 50 volte inferiore rispetto a quella di un 5 processo di pulitura a lotti.

Con riferimento ad esempio al processo di pulitura a lotti preso precedentemente in considerazione, in cui per effettuare la pulitura di 20 frame da 60 dispositivi ciascuno si impiega un tempo di circa 30 minuti, con il 10 processo di pulitura in linea la stessa quantità di dispositivi può essere pulita in un tempo complessivo di 35-38 secondi, comprensivo del tempo di inserimento ed estrazione dei frame dalla camera al plasma.

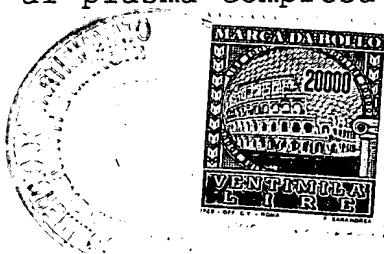
Risulta infine chiaro che al processo di pulitura 15 qui descritto ed illustrato possono essere apportate modifiche e varianti senza per questo uscire dall'ambito protettivo della presente invenzione, come definito nelle rivendicazioni allegate.

BERGADANO MIRKO
(scritto all'Albo n. 843B)

R I V E N D I C A Z I O N I

1. Processo di pulitura della superficie di un contenitore di un circuito integrato, comprendente le fasi di introdurre detto circuito integrato all'interno di una camera al plasma; e di esporre detto circuito integrato ad un plasma; caratterizzato dal fatto che detto plasma è un plasma fisico.
2. Processo di pulitura secondo la rivendicazione 1, caratterizzato dal fatto che detto plasma fisico presenta un comportamento tipo alogeno.
3. Processo di pulitura secondo la rivendicazione 1 o 2, caratterizzato dal fatto che detto plasma fisico è ottenuto a partire da un gas nobile puro.
4. Processo di pulitura secondo una qualsiasi delle rivendicazioni precedenti, caratterizzato dal fatto che detto gas nobile è Argon.
5. Processo di pulitura secondo una qualsiasi delle rivendicazioni precedenti, caratterizzato dal fatto che detta fase di esporre detto circuito integrato ad un plasma fisico comprende la fase di energizzare detto plasma fisico utilizzando i seguenti parametri di energizzazione: tempo di energizzazione compreso fra 12 e 15 secondi; potenza di energizzazione compresa fra 140 e 160 watt; e pressione della camera al plasma compresa fra 190 e 210 millitor.

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)



6. Processo di pulitura secondo una qualsiasi delle rivendicazioni precedenti, caratterizzato dal fatto che detto plasma fisico è ionizzato mediante l'applicazione di una tensione continua.

5 7. Processo di pulitura secondo una qualsiasi delle rivendicazioni da 1 a 5, caratterizzato dal fatto che detto plasma fisico è ionizzato mediante l'applicazione di una tensione a radiofrequenza con frequenza compresa fra 1 kHz e 100 GHz.

10 8. Processo di pulitura secondo una qualsiasi delle rivendicazioni precedenti, caratterizzato dal fatto di comprendere un'unica fase di esposizione di detto circuito integrato ad un plasma fisico.

9. Processo di fabbricazione di un circuito
15 integrato, comprendente un processo di pulitura della superficie di un contenitore di un circuito integrato, ed un processo di marchiatura ad inchiostro di detta superficie; caratterizzato dal fatto che detto processo di pulitura è un processo di pulitura secondo una qualsiasi delle rivendicazioni precedenti.

10. Processo di fabbricazione secondo la rivendicazione 9, caratterizzato dal fatto che detto processo di marchiatura ad inchiostro viene effettuato utilizzando una tecnica di marchiatura ad inchiostro
25 laser.

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)

11. Processo di pulitura della superficie di un contenitore di un circuito integrato, sostanzialmente come descritto nella descrizione allegata.

12. Processo di fabbricazione di un circuito
5 integrato, sostanzialmente come descritto nella descrizione allegata.

p.i.: 1) STMICROELECTRONICS S.R.L.

2) STMICROELECTRONICS PTE LTD

3) STMICROELECTRONICS SDN. BHD.

BERGADANO MIRKO
(Iscritto all'Albo n. 843B)



BERGADANO MIRKO
(Iscritto all'Albo n. 843B)